




Felipe Munizaga Barros
RUN: 19.171.666-3

Título profesional: Ingeniero Civil Electricista
Major: Ingeniería eléctrica
Minor: Automática y robótica
Pontificia Universidad Católica de Chile

 Santiago, Chile

 +569 3231 7719

 famunizaga@uc.cl

Antecedentes académicos

Habilidades

2018 – 2024
Pontificia Universidad Católica de Chile
Escuela de ingeniería
Ingeniería Eléctrica, automatización y robótica

Idiomas

2021 Upper intermediate English B2 Pontificia Universidad Católica de Chile

2024 Upper intermediate English B2 TalkChile

Español nativo

Experiencia laboral

Programación y descripción de hardware

Avanzado: MATLAB/Simulink, Python, C/C++
Intermedio: SystemVerilog, Verilog, Pascal

Conocimientos

- FPGAs, Raspberry Pi, microcontroladores y PLCs (Siemens, Beckhoff y Delta).
- Procesamiento de imágenes y machine learning.
- Simulación de propagación de ondas electromagnéticas.
- Procesamiento digital de señales.

Investigación en pregrado

Septiembre 2024 – abril 2025
European Southern Observatory
MSE mechanics
Pasante
Actualización del sistema de control (hardware y software) de Mirror Integration Tool (MIT)

Marzo 2023 – julio 2024
Pontificia Universidad Católica de Chile
Departamento de ingeniería eléctrica e instituto de astro-ingeniería
Ayudante en cursos de radioastronomía y diseño eléctrico (capstone)

Enero – marzo 2023
Andritz Chile
Área de automatización
Pasante
Implementación de control avanzado (MPC) en un proceso de Mina Los Colorados

Febrero – marzo 2022
Fundación Banco de Ropa
Área de bodegas
Voluntario
Carga y descarga de paquetes, preparación de donaciones y control de flujo de productos

Marzo – diciembre 2018
Universidad San Sebastián
Instituto de rendimiento y apoyo al estudiante
Tutor en cursos de mecánica clásica, introducción al cálculo y cálculo

Diciembre 2023 – marzo 2024
Pontificia Universidad Católica de Chile
Departamento de ingeniería eléctrica
Proyecto de ayudantía
Diseño, implementación y control de un sistema caótico utilizando el circuito de Chua (control no lineal)

Agosto 2022 – julio 2023
Pontificia Universidad Católica de Chile
Departamento de ingeniería eléctrica
Programa de investigación en pregrado
Implementación de un correlador de banda ancha en ROACH (Reconfigurable Open Architecture Computing Hardware)